à¹„à¸—à¸£à¸´à¸ªà¹€à¸•à¸-à¸£à¹Œ(Thyrister)

à¹€à¸›à¹‡à¸™à¸-à¸¸à¸›à¸•à¸£à¸“à¹Œà¸ªà¸²à¸£à¸•à¸¶à¹^à¸‡à¸•à¸±à¸§à¸™à¸³ 3 à¸¸à¸² à¸„à¸·à¸- Gate, Anode,Catode à¸^à¸°à¸—à¸³à¸
à¸^à¸°à¸—à¸³à¹ƒà¸«à¹‰à¸•à¸£à¸°à¹•à¸ªà¸^à¸³à¸™à¸§à¸™à¸¡à¸²à¸•à¹„à¸«à¸¥à¸¥à¸¥à¸‡à¸ªà¸-à¸‡à¸,à¹‰à¸²à¸‡ à¹,à

SCR(Silicon Controlled Recitifier)
à¸—à¸³à¸«à¸™à¹‰à¸²à¸—à¸µà¹^à¹€à¸›à¹‡à¸™à¸ªà¸´à¸—à¸‹à¹Œà¸•à¸£à¸°à¹•à¸ªà¸•à¸£à¸‡ à¸¡à¸µà¸¥à¸±à¸•à¸©à¸“à¸°à¹,à¸„à¸£à¸‡à

à¹„à¸—à¸£à¹•à¸-à¸„(Triac)
à¸¡à¸µ 3 à¸,à¸² à¸„à¸·à¸- Gate, A1, A2 à¹€à¸«à¸¡à¸·à¸-à¸™ SCR 2 à¸•à¸±à¸§à¸-à¸,à¸™à¸²à¸™à¸•à¸±à¸™ à¸¡à¸µà¸§à¸‡à¸^à¸£à¸ª
à¸Šà¸±à¹‰à¸™à¹•à¸¥à¸°à¹€à¸žà¸´à¹^à¸¡à¸‹à¸´à¸¥à¸´à¸•à¸-à¸™à¹•à¸šà¸š N à¸,à¸¶à¹‰à¸™à¸-à¸µà¸•à¸Šà¸±à¹‰à¸™à¸™à¸«à¸¶à¹^à¸‡

à¸¡à¸µà¸¥à¸±à¸•à¸©à¸“à¸°à¹,à¸„à¸£à¸‡à¸ªà¸²à¸‡ à¹•à¸¥à¸°à¸ªà¸±à¸•à¸¥à¸±à¸•à¸©à¸“à¹Œ